

Индекс	Наименование и краткое содержание дисциплины (модулей) и практик	Объем, з.е.
Б1.О.0 8	<p><b>Архитектура ЭВМ и язык Ассемблера</b>  <b>ОПК-2.1, ОПК-2.2, ОПК-2.3; ОПК-3.1, ОПК-3.2, ОПК-3.3</b></p> <p>Освоение бакалаврами дисциплины «Архитектура ЭВМ и язык Ассемблера» преследует следующие цели: знакомство с эволюцией архитектуры ЭВМ, направленной на преодоление узких мест архитектуры фон-Неймана по мере развития СБИС-технологий и языков программирования; систематизация теоретических знаний о системной организации классических ЭВМ и периферийных устройств; изучение особенностей архитектур ЭВМ и их влияния на производительность на заданном классе задач; формирование практических навыков оптимизации прикладных программ под заданную архитектуру ЭВМ (навыки учета особенностей архитектуры целевой ЭВМ в прикладной программе); изучение архитектур современных ЭВМ и спецвычислителей; знакомство с тенденциями развития ЭВМ и периферийных устройств.</p>	4